

职位名称：数字前端工程师（高级）

工作地点：	深圳	招聘部门：	芯片研发部
学历要求：	本科及以上	招聘人数：	1
职位描述：	<p>岗位职责：</p> <ol style="list-style-type: none">负责芯片系统、数字模块及数模混合接口的技术规范制定、系统设计、模块设计、接口设计和系统原型验证方案、芯片系统集成方案；负责芯片系统、数字模块及数模混合接口的详细设计、用户/应用使用手册、系统验证方案、模块验证方案、数模混合接口验证方案和应用设计/测试指南等文档的发布和版本维护管理工作；负责执行芯片系统设计、数字模块设计、数模混合接口设计等详细设计方案及其具体实施工作；负责芯片系统验证、数字模块验证及芯片混合信号仿真等工作，编写芯片系统验证方案、数字模块验证方案和混合信号验证方案，并提交验证报告文档，执行完成验证测例及其仿真；负责制定芯片研发项目和产品的工艺、封装和测试方案，对工艺做长期跟踪调研，负责SOC系统、CPU选型、NVM等IP、应用系统、安全系统、自研IP库的设计平台及流程建立、优化、管理。 <p>职位要求：</p> <ol style="list-style-type: none">电子、微电子、通信、计算机、自动化等相关专业，本科以上学历，至少有5年以上SOC工作经验；熟悉SOC设计流程，熟悉ARM体系架构，具有丰富的C和ARM汇编、VMM验证方法及调试经验；有SOC（嵌入式系统）设计经验，精通内嵌CPU芯片的架构设计、性能分析、软硬件划分，软硬件协同验证，电路实现，具备蓝牙射频SOC芯片开发经验者优先；熟悉射频芯片或安全芯片行业信息，能够掌握所处行业芯片竞争对手状态，对芯片的应用有较深理解者优先；熟悉PERL、TCL等脚本语言及LINUX操作，熟悉各种接口协议，具备较强的阅读理解及分析设计能力；能够良好的和团队协作，能协助小组负责人带动提高其他组员的技术能力和创新能力。		